

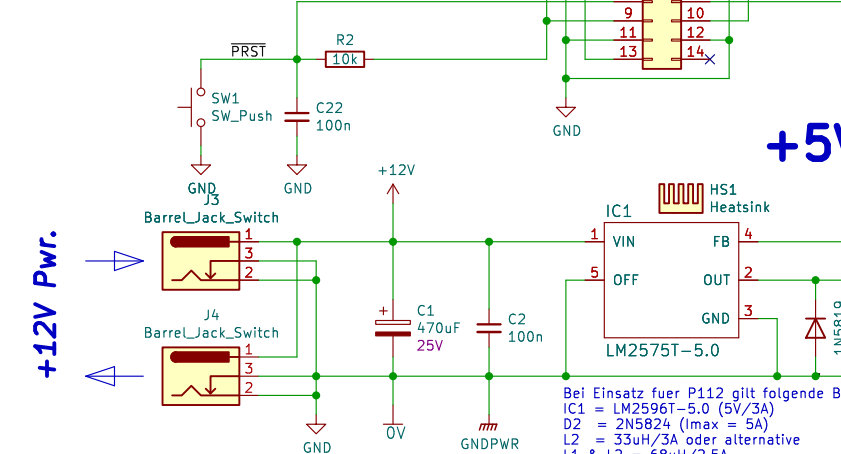
Nachfolgende PinHeader-Belegung gilt nur fuer P112 SBC

**P4 — Serial Port 1 P8 — Serial Port 2**

| Pin | Assignment      |
|-----|-----------------|
| 1   | DCD (in)        |
| 2   | DSR (spare in)  |
| 3   | RXD (in)        |
| 4   | RTS (spare out) |
| 5   | TXD (out)       |
| 6   | CTS (in)        |
| 7   | DTR (out)       |
| 8   | SYNC/RI (in)    |
| 9   | Ground          |
| 10  | Not used        |

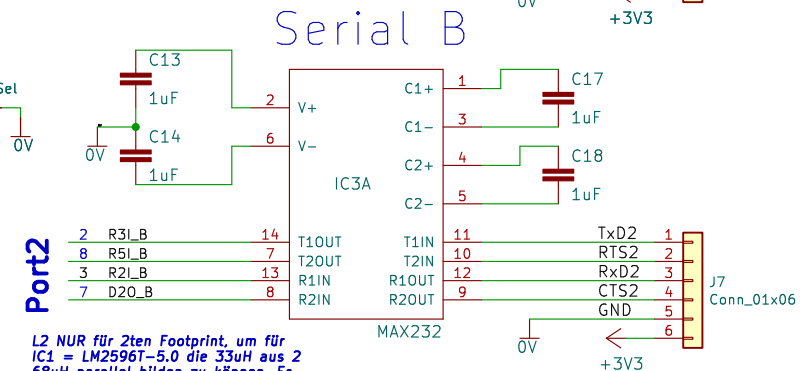
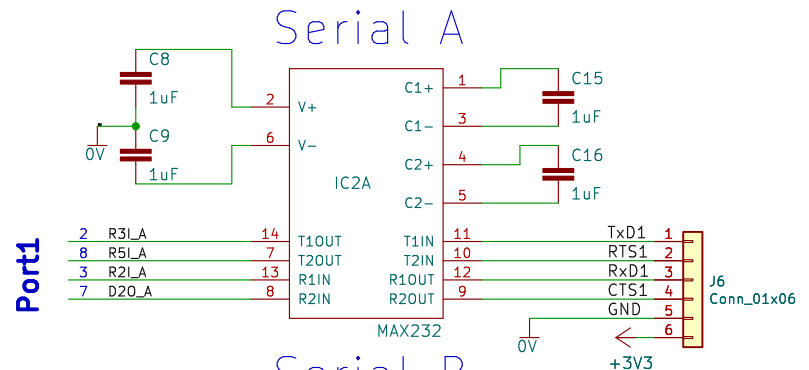
| Pin | Assignment |
|-----|------------|
| 1   | DCD (in)   |
| 2   | RXD (in)   |
| 3   | TXD (out)  |
| 4   | DTR (out)  |
| 5   | Ground     |
| 6   | DSR (in)   |
| 7   | RTS (out)  |
| 8   | CTS (in)   |
| 9   | RI (in)    |
| 10  | Not used   |

Port1 = Serial-A  
Port2 = Serial-B



**+5V-Supply**

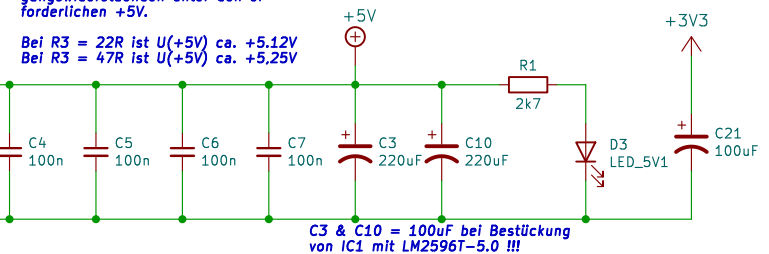
Bei Einsatz fuer P112 gilt folgende Bestueckungsaenderung:  
IC1 = LM2596T-5.0 (5V/3A)  
D2 = 2N5824 (Imax = 5A)  
L2 = 33uH/3A oder alternative  
L1 & L2 = 68uH/2.5A  
=====  
L2 = 330uH/1.4A bei Bestueckung  
von IC1 mit LM2575T-5.0 (5V/1A)  
L1 bleibt dann unbestueckt !  
D2 = 1N5819 bei IC1 = LM2575T



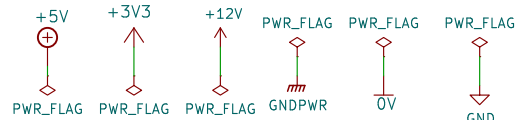
L2 NUR für 2ten Footprint, um für IC1 = LM2596T-5.0 die 33uH aus 2 68uH parallel bilden zu können. Es geht auch 1\*33uH/3A, dann den rechten Footprint benutzen

fuer R3 eine Drahtbruecke einsetzen, es sei denn die Spg. am Mainboard liegt Aufgrund von zu hohen Ueber-gangswiderstaenden unter den er-forderlichen +5V.

Bei R3 = 22R ist U(+5V) ca. +5.12V  
Bei R3 = 47R ist U(+5V) ca. +5.25V



C3 & C10 = 100uF bei Bestueckung von IC1 mit LM2596T-5.0 !!!



Sheet: /  
File: P112-Interface.kicad\_sch

**Title: P112-Interface**

Size: A4 Date: 2021-08-01

KiCad E.D.A. 9.0.1

Rev: 1

Id: 1/1